PICTURE CODER Best Available Copy Patent Number: JP4248787 Publication date: 1992-09-04 TANAKA ATSUSHI; others: 04 Inventor(s): **FUJITSU LTD** Applicant(s):: Requested Patent: Application Number: JP19910035728 19910204 Priority Number(s): H04N7/133; G06F15/66; H03M7/30; H04N1/41; H04N11/04 **IPC Classification:** EC Classification: Equivalents: JP2860970B2 **Abstract** PURPOSE:To improve the coding efficiency without incurring deterioration in picture quality and deterioration in the number of picture elements per unit time by devising the picture coder such that the resolution in the space direction is decreased without interleaving picture elements with respect to the picture coder having a discrete cosine transformation coder, especially with respect to the picture coder to compress a picture signal with a high efficiency. CONSTITUTION: The picture coder having a discrete cosine transformation coder is provided with a low pass filter 12 at a prestage of the discrete cosine transformation coder 1A.

Data supplied from the esp@cenet database - I2

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平4-248787

(43)公開日 平成4年(1992)9月4日

(51) Int.Cl. ⁵	識別記	号	庁内整理番号	FΙ	技術表示箇所		
HO4N 7/13	3	Z	8838-5C				
G06F 15/66	330	H	8420-5L				
H03M 7/30			8836-5 J				
H04N 1/41		В	8839-5C				
11/04		Z	9187-5C	•			
				•	審査請求	未請求	請求項の数6(全 7 頁
(21) 出願番号	特顧平3-3572	特顧平3-35728		(71)出願人	000005223		
					富士通相	朱式会社	
(22)出顧日	平成3年(1991	平成3年(1991)2月4日			神奈川県川崎市中原区上小田中1015番地		
				(72)発明者	田中	\$	
					神奈川以	具川崎市中	中原区上小田中1015番地
					富士通	朱式会社内	ካ
				(72)発明者	川井	\$	
					神奈川リ	県川崎市中	中原区上小田中1015番地
					富士通	朱式会社内	勺
				(72)発明者	大野)	光典	
					神奈川以	県川崎市「	中原区上小田中1015番地
					富士通	朱式会社内	4
				(74)代理人	弁理士	真田 4	i e
							最終頁に続く

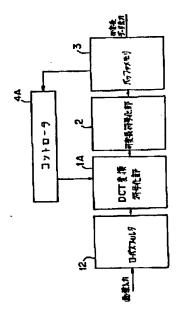
(54) 【発明の名称】 画像符号化装置

(57)【要約】

【目的】本発明は、離散コサイン変換式符号器を有する 画像符号化装置に関し、特に画像信号を高効率で圧縮す るための画像符号化装置に関し、画素を間引かずに空間 方向の解像度を落とせるようにして、画質の劣化や単位 時間あたりの画素数の低下を招くことなく、符号化効率 の向上をはかることを目的とする。

【構成】離散コサイン変換式符号器を有するものにおいて、離散コサイン変換式符号器 1 A の前段に、ローパスフィルタ 1 2 を設けるように構成する。

本税明的原理 70~7回



1

【特許請求の範囲】

【請求項1】離散コサイン変換式符号器(1A, 1B) を有する画像符号化装置において、離散コサイン変換式 符号器 (1A, 1B) の前段に、ローパスフィルタ (1 2) が設けられたことを特徴とする、画像符号化装置。

【請求項2】該ローパスフィルタ(12)の通過帯域を 変更するローパスフィルタ通過帯域変更部(13A,1 3B, 13C, 13D, 13E, 13F) が設けられた ことを特徴とする、請求項1記載の画像符号化装置。

【請求項3】該ローパスフィルタ通過帯域変更部(13 10 れている。 A) が、伝送レートに応じて該ローパスフィルタ(1 2) の通過帯域を変更するように構成されたことを特徴 とする、請求項2記載の画像符号化装置。

【請求項4】該ローパスフィルタ通過帯域変更部(13 B) が、フレームレートに応じて該ローパスフィルタ (12) の通過帯域を変更するように構成されたことを 特徴とする、請求項2記載の画像符号化装置。

【請求項5】該ローバスフィルタ通過帯域変更部(13 C) が、画像蓄積用のメモリ(3) におけるメモリ占有 量に応じて該ローパスフィルタ(12)の通過帯域を変 20 更するように構成されたことを特徴とする、請求項2記 載の画像符号化装置。

【請求項6】該ローパスフィルタ通過帯域変更部(13 D) が、予測誤差の絶対値和に応じて該ローパスフィル タ (12) の通過帯域を変更するように構成されたこと を特徴とする、請求項2記載の画像符号化装置。

【発明の詳細な説明】

[0001]

【産業上の利用分野】本発明は、離散コサイン変換(Di う) 式符号器を有する画像符号化装置に関し、特に画像 信号を高効率で圧縮するための画像符号化装置に関す る。

[0002]

【従来の技術】従来、画像信号を符号化する際にその画 像情報を圧縮する手段としては、解像度を落とす方法が ある。

【0003】例えば、ある画像を伝送する場合、すべて の画素の情報を符号化するのではなく、縦横それぞれ1 画素おきに間引いて符号化すれば、情報量は1/4にな 40 る。これは、空間方向の解像度を落とすものである。

【0004】しかし、符号化画素数が予め定められてお り、画素を間引くことのできない場合もあり、そうした 場合には、振幅方向あるいは時間方向の解像度を落とし て、圧縮を行なう方法が、従来より用いられている。

【0005】ここで、振幅方向の解像度を落とす手段と しては、量子化器の制御がある。例えば、8ピットで表 現された画素の値を6ピットで量子化すれば、情報量は 3/4になる。また、時間方向の解像度を落とすとは、 即ち「コマ落とし」のことであり、これによっても情報 50 ート)の低下といった問題があった。

量の圧縮は可能である。

【0006】従来の画像符号化装置としては、例えば、 図9に示すようなものがある。この図9において、1は DCT変換を用いて入力画像情報を符号化するDCT変 換符号化部 (DCT式符号器) で、この符号化部1は、 予測誤差を符号化する予測符号器として構成されるもの であり、図9に示すように、DCT変換部5,量子化器 6、逆量子化器7、逆DCT変換部8、フレームメモリ 9, ローパスフィルタ10, 動き補償部11から構成さ

【0007】符号化部1に加えられたディジタル画像信 **号は、フレームメモリ9の出力との差を求めることによ** り、フレーム間差分値(予測誤差)が求められ、これに 対して、DCT変換部5によりDCT変換が施された 後、量子化器6により所定の量子化ステップにて量子化 が行なわれる。量子化器6の出力は、後述する可変長符 号化部2へ出力されるとともに、逆量子化器7および逆 DCT変換部8による処理が施され、さらにフレームメ モリ9の出力が加算され、予測値が得られフレームメモ リ9に格納される。そして、ループ内のローパスフィル タ10は、予測効率を向上させるべくフレームメモリ9 の出力にフィルタをかけるもので、このローパスフィル タ10を通って得られた予測値と原信号との差が予測誤 差として符号化されるようになっている。

【0008】また、2は符号化部1からの出力に対して 可変長符号化を行ない伝送路符号として出力する可変長 符号化部、3はこの可変長符号化部2からのデータを一 定レートで出力すべくそのデータを蓄積して平滑化する ためのパッファメモリ、4はパッファメモリ3における screte Cosine Translation ;以下、略してDCTとい 30 データの占有量(以下BOCという)に応じて符号化部 1の量子化器6の量子化ステップサイズを変更するコン トローラである。

> 【0009】このコントローラ4により、BOCが多く なった場合つまり伝送レートに対応して読み出される情 報量よりも符号化部1からの情報量が多い場合には、量 子化器6における量子化ステップサイズを荒くしてパッ ファメモリ3への入力情報量を減少させる一方、データ 占有量が少なくなった場合つまり伝送レートに対応して 読み出される情報量よりも符号化部1からの情報量が少 ない場合には、量子化器6における量子化ステップサイ ズを細かくしパッファメモリ3への入力情報量を増加さ せる。

[0010]

【発明が解決しようとする麒羅】ところで、伝送レート が低い場合の動画像の符号化を考えた場合、符号化部1 における量子化器6の量子化ステップサイズを荒くし て、大幅な情報量圧縮を行なう必要があり、符号化効率 が低下するほか、単なる振幅方向、時間方向の圧縮で は、画質の劣化や単位時間あたりの画素数(フレームレ

3

【0011】本発明は、このような課題に鑑み創案され たもので、画素を間引かずに空間方向の解像度を落とせ るようにして、画質の劣化や単位時間あたりの画案数の 低下を招くことなく、符号化効率の向上をはかった画像 符号化装置を提供することを目的とする。

[0012]

【課題を解決するための手段】図1は本発明の原理プロ ック図で、この図1において、1AはDCT変換を用い て入力画像情報を符号化するDCT変換符号化部(DC 変長符号化を行ない伝送路符号として出力する可変長符 号化部、3はこの可変長符号化部2からのデータを一定 レートで出力すべくそのデータを蓄積して平滑化するた めの画像蓄積用のパッファメモリ、4Aはパッファメモ リ3のBOCに応じて符号化部1Aの量子化器(図6~ 図9の符号6参照)の量子化ステップサイズを変更する 機能を有するコントローラである。

【0013】また、12は符号化部1Aの前段に設けら れたローパスフィルタであり、このローパスフィルタ1 域変更部をコントローラ4Aに設けてもよい(請求項 2)。このローパスフィルタ通過帯域変更部としては、 伝送レートに応じてローパスフィルタ12の通過帯域を 変更するもの(請求項3)や、フレームレートに応じて ローパスフィルタ12の通過帯域を変更するもの(請求 項4) や、パッファメモリ3におけるBOCに応じてロ ーパスフィルタ12の通過帯域を変更するもの(請求項 5) や、予測誤差の絶対値和に応じてローパスフィルタ 12の通過帯域を変更するもの(請求項6)などが考え られる。

[0014]

【作用】上述の本発明の画像符号化装置では、符号化画 楽数が定められておりサブサンブル符号化やサブライン 符号化が適用できない場合においても、空間方向の解像 度を落とすために、符号化部1Aに入力される画像情報 にローパスフィルタ12がかけられて、高周波成分が減 少され、高能率圧縮が行なわれる。

【0015】 ここで、符号化部1Aでは、DCT変換を 用いた符号化が行なわれるが、DCT変換符号化は画素 信号が低周波に集中させることを利用して圧縮を行なう 40 ため、ローバスフィルタ12をかけ、予め高周波成分を 減少させておけば、圧縮効率は高くなる。

[0016]

【実施例】以下、図面を参照して本発明の実施例を説明

【0017】 (a) 第1実施例の説明

図2は本発明の第1実施例を示すプロック図で、この図

伝送レート≤TH1の時は、特性Aのローパスフィルタ TH1<伝送レート≤TH2の時は、特性Bのローパスフィルタ

2 に示すように、本実施例の装置においても、DCT変 換を用いて入力画像情報を符号化するDC丁変換符号化 部1Aと、この符号化部1Aからの出力に対し可変長符 号化を行ない伝送路符号として出力する可変長符号化部 2と、この可変長符号化部2からのデータを一定レート で出力すべくそのデータを蓄積して平滑化するための画 像蓄積用のパッファメモリ3と、パッファメモリ3のB OCに応じて符号化部1Aの量子化器の量子化ステップ サイズを変更する機能を有するコントローラ4Aとがそ T式符号器)、2は符号化部1Aからの出力に対して可 10 なえられるとともに、その符号化部1Aの前段には、ロ ーパスフィルタ12が設けられている。

> 【0018】そして、本実施例では、ローパスフィルタ 12の通過帯域を変更するためのローパスフィルタ通過 帯域変更部13Aがコントローラ4Aに設けられてい る。このローパスフィルタ通過帯域変更部13Aは、予 め設定された伝送レートに応じてローパスフィルタ12 の通過帯域を変更するように構成されたものである。

【0019】上述の構成により、基本的には、ローパス フィルタ12で予め高周波成分を除去された画像情報 2の通過帯域を変更するためのローパスフィルタ通過帯 20 が、DCT変換符号化部1Aで高能率圧縮を受け、可変 長符号化部2およびパッファメモリ3を通って出力され る。ここで、従来と同様に、コントローラ4Aにより、 パッファメモリ3のBOCに応じてDCT変換符号化部 1 Aにおける量子化器の量子化ステップサイズが調整さ

> 【0020】そして、本実施例では、コントローラ4A に設けられたローパスフィルタ通過帯域変更部13Aに より、伝送レートに応じてローパスフィルタ12の特 性、即ち通過帯域の制御を行なっている。

30 【0021】入力画像情報を、ローパスフィルタ12を **通してから符号化部1Aに入力させることにより、確か** に情報量圧縮を行なうことは可能であるが、どうしても 画像がぼけてしまい、伝送レートが高くなっても画質が 向上しなくなる。また、図3に示すように、ローパスフ ィルタ12の通過帯域を変えることにより、発生情報量 と画質との制御が可能であるので、伝送レートが高い場 合には、比較的通過帯域の広いローバスフィルタ12を かけ、伝送レートが低い場合には、比較的通過帯域の狭 いローパスフィルタ12をかけることが有効である。

【0022】従って、例えば、通過帯域の異なったロー パスフィルタ12として、図3にA~Xで示すような特 性をもつものを用意しておき、コントローラ4Aのロー パスフィルタ通過帯域変更部13Aにより、伝送レート を管理し、数種類のしきい値Th1~Thnを設けて、 次のようにローパスフィルタ12の通過帯域の変更を行 なう。

5

THn<伝送レート

の時は、特性Xのローパスフィルタ

【0023】このように、本発明の第1実施例によれ ば、画素を間引かずに空間方向の解像度を落とすことが でき、画質の劣化や単位時間あたりの画素数の低下を招 くことなく、符号化効率が大幅に向上するほか、伝送レ ートに広じてローパスフィルタ12における通過帯域を 変更することで、伝送レートが高くなった場合にはそれ に応じて高画質の画像を伝送することができる。

【0024】(b) 第2実施例の説明

図4は本発明の第2実施例を示すプロック図で、この図 10 4に示すように、本実施例の装置も、図2に示す第1実 施例とほぼ同様に構成されているが、この第2実施例の 装置では、コントローラ4Aに設けられたローパスフィ ルタ預過帯域変更部13Bが、予め設定された伝送レー トおよびフレームレートに応じてローパスフィルタ12 の通過帯域を変更するように構成されている。

【0025】伝送レートが低い場合でもフレームレート を落とすことで、画質の劣化を抑えることができるの で、本実施例では、伝送レートが低く且つフレームレー トが高い場合に通過帯域の狭いローパスフィルタ12を 20 かけるように制御することで、より高画質の画像伝送を 行なえるようになる。

【0026】 (c) 第3実施例の説明

図5は本発明の第3実施例を示すプロック図で、この図 5に示すように、本実施例の装置も、図2に示す第1実 施例とほぼ同様に構成されているが、この第3実施例の 装置では、コントローラ4Aに設けられたローパスフィ ルタ通過帯域変更部13Cが、画像蓄積用のパッファメ モリ3におけるBOCに応じてローパスフィルタ12の 通過帯域を変更するように構成されている。

【0027】前述したように、BOCは、パッファメモ リ3がオーバーフローまたはアンダーフローしないよう に、符号化部1Aヘフィードパックされており、本実施 例では、コントローラ4Aのローパスフィルタ通過帯域 変更部13Cにより、そのBOCを監視し、情報量が平 滑化される方向へ、ローパスフィルタ12の通過帯域の 切り換え制御を行なう。

【0028】即ち、BOCが大きくなる場合には、相対 的に通過帯域の狭いローパスフィルタ12に切り換える 一方、BOCが小さくなる場合には、相対的に通過帯域 40 の広いローパスフィルタ12に切り換えるという制御を 行なう。

【0029】(d) 第4実施例の説明

図6は本発明の第4実施例を示すプロック図で、この図 6に示すように、本実施例の装置も、図2に示す第1実 施例とほぼ同様に構成され、本実施例におけるDCT変 換符号化部1Bは、図9に示した従来のものとほぼ同様 に構成されているが、この第4実施例の装置では、DC T変換符号化部1Bに予測誤差評価部14が設けられ、

3 Dが、予測誤差評価部14からの予測誤差の絶対値和 に応じてローパスフィルタ12の通過帯域を変更するよ うに構成されている。

6

【0030】本実施例では、動き補償とDCTとを組み 合わせたハイブリッド予測符号器を例としているが、こ のような予測符号器では、フレームメモリ9からループ 内のローパスフィルタ10を通って得られた予測値と原 信号との差が予測誤差として符号化される。

【0031】一般的に、予測誤差が大きいほど発生情報 量も大きくなる傾向があることから、本実施例では、通 過帯域の異なった複数種のローパスフィルタ12を用意 しておき、予測誤差評価部14からの予測誤差の絶対値 和によってローパスフィルタ12を切り換える。

【0032】即ち、予測誤差の絶対値和が大きくなる場 合には、相対的に通過帯域の狭いローパスフィルタ12 に切り換える一方、予測誤差の絶対値和が小さくなる場 合には、相対的に通過帯域の広いローバスフィルタ12 に切り換えるという制御を行なう。

【0033】 (e) 第5実施例の説明

図7は本発明の第5実施例を示すプロック図で、この図 7に示すように、本実施例の装置も、図2に示す第1実 施例とほぼ同様に構成され、本実施例におけるDCT変 換符号化部1日は、図9に示した従来のものとほぼ同様 に構成されているが、この第5実施例の装置では、フレ ーム間差分、即ち動きベクトル(0,0)における予測 誤差が、動き補債部11によって得られフレーム間差分 累積部15に累積され、コントローラ4Aに設けられた ローパスフィルタ通過帯域変更部13Eが、このフレー ム間差分累積部15からのフレーム間差分に応じてロー パスフィルタ12の通過帯域を変更するように構成され

【0034】本実施例においては、動きベクトル探索の 際にすでに得られている、フレーム間差分を制御に用い るため、第4実施例におけるDCT変換部5前段の予測 誤差評価部14は必要なくなる。

【0035】一般的に動きの大きい画像ほどフレーム間 差分の絶対値和が大きくなり、かつ発生情報量も大きく なる傾向があることから、本実施例において、ローパス フィルタ通過帯域変更部13Eでは、フレーム間差分の 絶対値和が大きいほど、相対的に通過帯域の狭いフィル 夕を選択し、発生情報量を抑えるように制御する。

【0036】(f)第6実施例の説明

図8は本発明の第6実施例を示すプロック図で、この図 8に示すように、本実施例の装置も、図2に示す第1実 施例とほぼ同様に構成され、本実施例におけるDCT変 換符号化部1Bは、図9に示した従来のものとほぼ同様 に構成されているが、この第6実施例の装置では、動き ベクトルの絶対値和が、動き補償部11によって得ら コントローラ4Aのローパスフィルタ通過帯域変更部1 50 れ、動きベクトル累積部16に蓄積され、コントローラ

4Aに設けられたローパスフィルタ通過帯域変更部13 Fが、この動きペクトル累積部16からの動きペクトル の絶対値和に応じてローパスフィルタ12の通過帯域を 変更するように構成されている。

【0037】一般的に動きの大きい画像ほど、動きベク トルの絶対値和が大きくなり、かつ発生情報量も大きく なる傾向があることから、本実施例において、ローパス フィルタ通過帯域変更部13Fでは、動きベクトルの絶 対値和が大きいほど、相対的に通過帯域の狭いフィルタ を選択し、発生情報量を抑えるように制御する。

[0038]

【発明の効果】以上詳述したように、本発明の画像符号 化装置 (請求項1~6) によれば、解散コサイン変換式 符号器の前段に、ローパスフィルタを設けることによ り、特に伝送レートが低い環境における動画像の伝送を 考えた場合、従来は荒い量子化器を用いて圧縮していた ところを、符号器前段のローパスフィルタで情報量を落 とすことで、画素を間引かずに空間方向の解像度を落と すことができ、画質の劣化や単位時間あたりの画案数の 低下を招くことなく、符号化効率を大幅に向上させるこ 20 12 ローパスフィルタ とができる利点がある。

【図面の簡単な説明】

- 【図1】本発明の原理プロック図である。
- 【図2】本発明の第1実施例を示すプロック図である。
- 【図3】ローパスフィルタの周波数特性を示すグラフで ある。

- 8 【図4】本発明の第2実施例を示すプロック図である。
- 【図 5】本発明の第3実施例を示すプロック図である。
- 【図6】本発明の第4実施例を示すプロック図である。
- 【図7】本発明の第5実施例を示すプロック図である。
- 【図8】本発明の第6実施例を示すプロック図である。
- 【図9】 従来例を示すプロック図である。

【符号の説明】

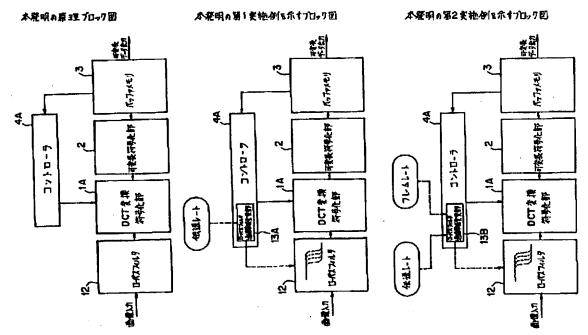
1A. 1B DCT変換符号化部(離散コサイン変換式 符号器)

- 10 2 可变長符号化部
 - 3 パッファメモリ
 - 4A コントローラ
 - 5 DCT変換部
 - 6 量子化器
 - 7 逆量子化器
 - 8 逆DCT変換部
 - 9 フレームメモリ
 - 10 ローパスフィルタ
 - 11 動き補償部
- - 13A, 13B, 13C, 13D13E, 13F U-パスフィルタ通過帯域変更部
 - 14 予測誤差評価部
 - 15 フレーム間差分累積部
 - 16 動きベクトル累積部

[図1]

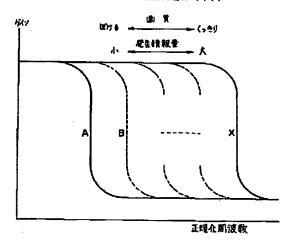
【図2】

【図4】

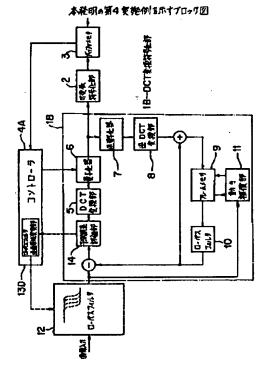


[図3]

ローパスフィルタの面接教物性を示すアラフ

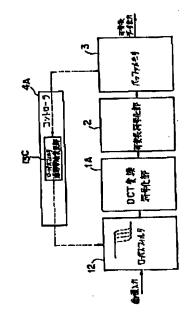


【図6】

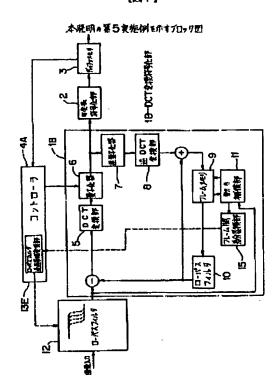


【図5】

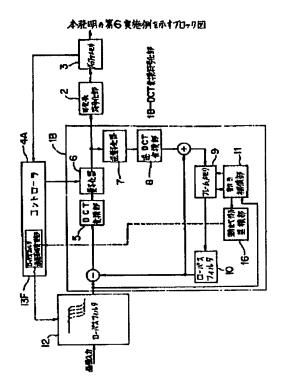
本発明の第3実施例は示けプロック団



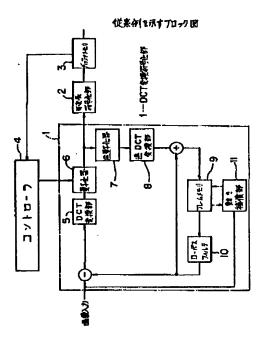
【図7】



[图8]



【図9】



フロントページの続き

(72)発明者 伊藤 隆

神奈川県川崎市中原区上小田中1015番地

富士通株式会社内

(72)発明者 松田 喜一

神奈川県川崎市中原区上小田中1015番地 富士通株式会社内

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

IMAGE CUT OFF AT TOP, BOTTOM OR SIDES

FADED TEXT OR DRAWING

BLURRED OR ILLEGIBLE TEXT OR DRAWING

SKEWED/SLANTED IMAGES

COLOR OR BLACK AND WHITE PHOTOGRAPHS

GRAY SCALE DOCUMENTS

LINES OR MARKS ON ORIGINAL DOCUMENT

REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY

IMAGES ARE BEST AVAILABLE COPY.

OTHER:

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.